Docket No.: L&L-10062

phereby certify that this correspondence is being deposited with the United States Postal Service as First Class Mail in an envelope addressed to the Commissioner for Patents, P.O.

Box 1450, Alexandria, VA 22313-1450 on the date indicated below.

Date: _ September 12, 2003

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

Applicant

: Bernd Schmandt

Applic. No.

: 10/624,955 : July 22, 2003

Filed Title

: Method for Operating a PLL Frequency Synthesis Circuit

CLAIM FOR PRIORITY

Commissioner for Patents, P.O. Box 1450, Alexandria, VA 22313-1450

Sir:

Claim is hereby made for a right of priority under Title 35, U.S. Code, Section 119, based upon the German Patent Application 101 02 725.7, filed January 22, 2001.

A certified copy of the above-mentioned foreign patent application is being submitted herewith.

Respectfully submitted.

MARKUS NOLFF REG. NO. 37,006

Date: September 12, 2003

Lerner and Greenberg, P.A. Post Office Box 2480 Hollywood, FL 33022-2480

Tel: (954) 925-1100 Fax: (954) 925-1101

/av

BUNDESREPUBLIK DEUTSCHLAND



Prioritätsbescheinigung über die Einreichung einer Patentanmeldung

Aktenzeichen:

101 02 725.7

Anmeldetag:

22. Januar 2001

Anmelder/Inhaber:

Infineon Technologies AG,

München/DE

Bezeichnung:

Verfahren zum Betreiben einer PLL-

Frequenzsyntheseschaltung

IPC:

H 03 L, H 04 J

Die angehefteten Stücke sind eine richtige und genaue Wiedergabe der ursprünglichen Unterlagen dieser Patentanmeldung.

München, den 14. August 2003 Deutsches Patent- und Markenamt Der Präsident Im Auftrag

Hintermeier

